

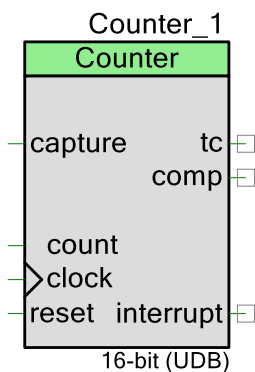
カウンター使用前のUDBリソース

Timer	U / 4
UDB	85.2 %
Macrocells	163 / 192
Unique P-terms	327 / 384
Datapath Cells	8 / 24
Status Cells	20 / 24
Control Cells	4 / 24

Resource Type	Used	Free	Max	% Used
Digital Clocks	7	1	8	87.50 %
Analog Clocks	0	4	4	0.00 %
CapSense Buffers	0	2	2	0.00 %
Digital Filter Block	0	1	1	0.00 %
Interrupts	12	20	32	37.50 %
IO	71	1	72	98.61 %
Segment LCD	0	1	1	0.00 %
I2C	0	1	1	0.00 %
USB	1	0	1	100.00 %
DMA Channels	0	24	24	0.00 %
Timer	0	4	4	0.00 %
UDB				
Macrocells	163	29	192	84.90 %
Unique P-terms	327	57	384	85.16 %
Total P-terms	337			
Datapath Cells	8	16	24	33.33 %
Status Cells	20	4	24	83.33 %
Status Registers	4			
StatusI Registers	8			
Sync Cells (x16)	4			
Routed Count7 Load/Enable	4			
Control Cells	4	20	24	16.67 %
Count7 Cells	4			
Opamp	0	4	4	0.00 %
Comparator	0	4	4	0.00 %
Delta-Sigma ADC	0	1	1	0.00 %
LPF	0	2	2	0.00 %
SAR ADC	0	2	2	0.00 %
Analog (SC/CT) Blocks	0	4	4	0.00 %
DAC				
VIDAC	0	4	4	0.00 %



カウンターを追加するとUDBリソース不足と思われるビルドエラーが発生する



分解能	デジタル ブロック				API メモリ (バイト数)			ピン (外部 入出力ごと)
	データバ ス	マクロ セル	ステー タ レジス タ	制御レジス タ	Counter7	Flash	RAM	
8 ビット FF カウンタ	0	0	0	0	0	352	5	0
16 ビット UDB 基本アップ/ダウン カウンタ	2	6	1	1	0	298	5	0
8 ビット UDB カウンタと方向	2	14	1	1	0	452	6	0
16 ビット FF カウンタ	0	0	0	0	0	372	6	0
24 ビット基本 カウンタ	3	6	1	1	0	448	8	0
32 ビット 基本 アップ/ダウン カウンタ	4	6	1	1	0	448	8	0

Error: plm.M0046: E2071: Unable to pack the design into 24 UDBs. See the Digital Placement section of the report file for details. For additional assistance, see the Mapper, Placer, Router section in the PSoC Creator help.  
 Error: plm.M0046: E2055: An error occurred during placement of the design.  
 Error: plm.M0046: "C:\Program Files (x86)\Cypress\PSoC Creator\4.2\PSoC Creator\bin\sjplacer.exe" failed

カウンターの使用リソース(データシート)を追加してもリソースにはまだ余裕があると思われるのですが不足となるのはなぜでしょうか？